



Karta przedmiotu

Nazwa i kod przedmiotu	Układy logiczne - laboratorium, PG_00048808						
Kierunek studiów	Elektronika i telekomunikacja						
Data rozpoczęcia studiów	październik 2019 r.	Rok akademicki realizacji przedmiotu	2020/2021				
Poziom kształcenia	I stopnia - inżynierskie	Grupa zajęć	Grupa zajęć obowiązkowych z zakresu kierunku studiów				
Forma studiów	stacjonarne	Sposób realizacji	na uczelni				
Rok studiów	2	Język wykładowy	polski				
Semestr studiów	3	Liczba punktów ECTS	2.0				
Profil kształcenia	ogólnoakademicki	Forma zaliczenia	zaliczenie				
Jednostka prowadząca	Wydział Elektroniki -> Telekomunikacji i Informatyki -> Katedra Systemów Automatyki						
Imię i nazwisko wykładowcy (wykładowców)	Od odpowiedzialny za przedmiot	dr inż. Marcin Pazio					
	Prowadzący zajęcia z przedmiotu	dr inż. Marcin Pazio dr inż. Marcin Ciołek dr inż. Henryk Kormański mgr inż. Michał Drożdżel mgr inż. Jan Glinko					
Formy zajęć i metody nauczania	Forma zajęć	Wykład	Ćwiczenia	Laboratorium	Projekt	Seminarium	RAZEM
	Liczba godzin zajęć	0.0	0.0	30.0	0.0	0.0	30
	W tym liczba godzin zajęć na odległość: 0.0						
	Technika cyfrowa/układy cyfrowe - Moodle ID: 6272 https://enauzanie.pg.edu.pl/moodle/course/view.php?id=6272						
Aktywność studenta i liczba godzin pracy	Aktywność studenta	Udział w zajęciach dydaktycznych, objętych planem studiów	Udział w konsultacjach	Praca własna studenta	RAZEM		
	Liczba godzin pracy studenta	30	2.0	18.0	50		
Cel przedmiotu	Na zajęciach z Układów Logicznych studenci zdobędą wiedzę z zakresu: - Aparat matematyczny stosowany do opisu układów kombinacyjnych i sekwencyjnych - Wprowadzenie do systemu binarnego, arytmetyka binarna, Algebra Boolea - Funkcje logiczne - Pojęcia podstawowe, układy kombinacyjne, układy sekwencyjne - Synteza układów kombinacyjnych i sekwencyjnych synchronicznych , - Synteza układów sekwencyjnych asynchronicznych - Układy pamięciowe						

Efekty uczenia się przedmiotu	<p>Efekt kierunkowy</p> <p>[K6_W33] zna języki programowania i języki opisu sprzętu, a także metody syntezy układów kombinacyjnych i sekwencyjnych oraz układów programowalnych</p>	<p>Efekt z przedmiotu</p> <p>Student po zajęciach laboratoryjnych potrafi zaprojektować, zgodnie z zadaną specyfikacją, oraz wykonać typowe dla układów cyfrowych proste urządzenie, wraz z dokumentacją zgodnie z ogólnie przyjętymi w praktyce inżynierskiej standardami.</p>	<p>Sposób weryfikacji i oceny efektu</p> <p>[SW3] Ocena wiedzy zawartej w opracowaniu tekstowym i projektowym</p>
	<p>[K6_U04] potrafi wykorzystywać posiadaną wiedzę z zakresu metod i technik programowania oraz dobrać i zastosować właściwe metody i narzędzia programistyczne w tworzeniu oprogramowania komputerów albo programowania urządzeń lub sterowników wykorzystujących mikroprocesory albo elementy lub układy programowalne, charakterystycznych dla danego kierunku studiów</p>	<p>Student po zajęciach laboratoryjnych zna zasadę działania układów programowalnych i potrafi w oparciu o opis tych układów programować te układy zgodnie z zadanym celem realizowanym przez układ.</p>	<p>[SU1] Ocena realizacji zadania</p>
	<p>[K6_U07] potrafi wykorzystać metody wspomaganie procesów i funkcji, specyficzne dla kierunków studiów</p>	<p>Student po zajęciach laboratoryjnych potrafi zaprojektować proste urządzenie realizujące zadane funkcje używając odpowiednio dobranych metod, technik, narzędzi i materiałów.</p>	<p>[SU1] Ocena realizacji zadania</p>
	<p>[K6_U09] potrafi dokonać krytycznej analizy sposobu funkcjonowania istniejących rozwiązań technicznych związanych z kierunkiem studiów i ocenić te rozwiązania, a także wykorzystać zdobyte w środowisku zajmującym się zawodowo działalnością inżynierską doświadczenie związane z utrzymaniem urządzeń, obiektów i systemów technicznych typowych dla kierunku studiów</p>	<p>Student po zajęciach laboratoryjnych potrafi dokonać analizy układu cyfrowego oraz zaproponować i przeprowadzić testy oceniające poprawność funkcjonowania układu cyfrowego.</p>	<p>[SU2] Ocena umiejętności analizy informacji</p>
	<p>[K6_U08] potrafi przy identyfikacji i formułowaniu specyfikacji zadań inżynierskich związanych z kierunkiem studiów oraz ich rozwiązywaniu: – wykorzystać metody analityczne, symulacyjne i eksperymentalne, – dostrzegać ich aspekty systemowe i pozatechniczne, – dokonać wstępnej oceny ekonomicznej proponowanych rozwiązań i podejmowanych działań inżynierskich</p>	<p>Student po zajęciach laboratoryjnych potrafi zaprojektować, zgodnie z zadaną specyfikacją, oraz wykonać typowe dla układów cyfrowych proste urządzenie, obiekt, system lub zrealizować proces, używając odpowiednio dobranych metod, technik, narzędzi i materiałów, korzystając ze standardów i norm inżynierskich, stosując właściwe dla kierunków studiów technologie oraz wykorzystując doświadczenie zdobyte w środowisku zajmującym się zawodowo działalnością inżynierską</p>	<p>[SU3] Ocena umiejętności wykorzystania wiedzy uzyskanej w ramach przedmiotu</p>
	<p>1. Badanie parametrów i charakterystyk bramek i układów 2. Projektowanie i uruchamianie układów iteracyjnych 3. Projektowanie i uruchamianie układów czasowych 4. Projektowanie układów sekwencyjnych synchronicznych 5. Montaż i uruchamianie układów sekwencyjnych synchronicznych 6. Projektowanie układów z licznikami scalonymi 7. Montaż i uruchamianie układów z licznikami scalonymi 8. Projektowanie i montaż układów z rejestrami scalonymi 9. Projektowanie układów sekwencyjnych asynchronicznych 10. Montaż i uruchamianie układów sekwencyjnych asynchronicznych 11. Układy mikroprogramowane projektowanie programu sterującego szyną danych 12. Uruchomienie programu sterującego transferem informacji poprzez szynę danych 13. Projekt układu cyfrowego zadanego przez prowadzącego różne rodzaje układów cyfrowych. 14. Budowa-połączenie układu cyfrowego zadanego przez prowadzącego różne rodzaje układów cyfrowych. 15. Uruchomienie układu cyfrowego zadanego przez prowadzącego różne rodzaje układów cyfrowych.</p>		
Wymagania wstępne i dodatkowe	Nie ma wymagań		
Sposoby i kryteria oceniania osiąganych efektów uczenia się	Sposób oceniania (składowe)	Próg zaliczeniowy	Składowa oceny końcowej
	Kolokwia w czasie semestru	50.0%	50.0%
	aktywność/obecność	50.0%	10.0%
	Egzamin pisemny	50.0%	40.0%

Zalecana lista lektur	Podstawowa lista lektur	M. Barski, W. Jędruch , Układy Cyfrowe W. Majewski, Układy logiczne Zieliński C.: Podstawy projektowania układów cyfrowych, Wydawnictwo Naukowe PWN, Warszawa 2003
	Uzupełniająca lista lektur	brak
	Adresy eZasobów	
Przykładowe zagadnienia/ przykładowe pytania/ realizowane zadania		
Praktyki zawodowe w ramach przedmiotu	Nie dotyczy	