



Karta przedmiotu

Nazwa i kod przedmiotu	Układy cyfrowe, PG_00058916						
Kierunek studiów	Informatyka						
Data rozpoczęcia studiów	październik 2024 r.		Rok akademicki realizacji przedmiotu		2025/2026		
Poziom kształcenia	I stopnia - inżynierskie		Grupa zajęć		Grupa zajęć obowiązkowych z zakresu kierunku studiów Grupa zajęć powiązanych z prowadzonymi badaniami naukowymi w dziedzinie nauki związanej z kierunkiem - profil ogólnoakademicki		
Forma studiów	niestacjonarne		Sposób realizacji		na uczelni		
Rok studiów	2		Język wykładowy		polski		
Semestr studiów	3		Liczba punktów ECTS		4.0		
Profil kształcenia	ogólnoakademicki		Forma zaliczenia		zaliczenie		
Jednostka prowadząca	Wydział Elektroniki, Telekomunikacji i Informatyki -> Katedra Systemów Automatyki						
Imię i nazwisko wykładowcy (wykładowców)	Odpowiedzialny za przedmiot		dr inż. Kamil Stawiarski				
	Prowadzący zajęcia z przedmiotu		dr inż. Kamil Stawiarski dr inż. Stefan Sieklicki				
Formy zajęć i metody nauczania	Forma zajęć	Wykład	Ćwiczenia	Laboratorium	Projekt	Seminarium	RAZEM
	Liczba godzin zajęć	15.0	0.0	15.0	0.0	0.0	30
	W tym liczba godzin zajęć na odległość: 0.0						
Aktywność studenta i liczba godzin pracy	Aktywność studenta	Udział w zajęciach dydaktycznych, objętych planem studiów	Udział w konsultacjach	Praca własna studenta	RAZEM		
	Liczba godzin pracy studenta	30	11.0	59.0	100		
Cel przedmiotu	1. Cel wykładów : Nabycie umiejętności posługiwania się algebrą Boolea do opisu przebiegu zdarzeń .2. Aparat matematyczny stosowany do opisu układów kombinacyjnych i sekwencyjnych tablice funkcji, funkcje logiczne, automaty, graf tablice przejść/wyjść przykłady,Wprowadzenie do systemu binarnego, arytmetyka binarna 3. Funkcje logiczne w postaci kanonicznej, parakanonicznej , 4. Minimalizacja funkcji logicznych, metoda tablic Karnaugh oraz algorytmu McCluskeya 5. Funktory logiczne, synteza układów kombinacyjnych z wykorzystaniem funktorów AND, OR, NOT, NAND i NOR						

Efekty uczenia się przedmiotu	Efekt kierunkowy	Efekt z przedmiotu	Sposób weryfikacji i oceny efektu
	[K6_W04] zna i rozumie w zaawansowanym stopniu zasady, metody i techniki programowania oraz zasady tworzenia oprogramowania komputerów albo programowania urządzeń lub sterowników wykorzystujących mikroprocesory albo elementy lub układy programowalne, specyficznych dla kierunku studiów, a także organizację pracy systemów wykorzystujących komputery lub te urządzenia	rozumie w zaawansowanym stopniu zasady, metody i techniki programowania oraz zasady tworzenia oprogramowania komputerów albo programowania urządzeń lub sterowników wykorzystujących mikroprocesory albo elementy lub układy programowalne,	[SW1] Ocena wiedzy faktograficznej [SW3] Ocena wiedzy zawartej w opracowaniu tekstowym i projektowym
	[K6_U41] potrafi wytwarzać, testować lub oceniać oprogramowanie, wykorzystując nowoczesne platformy, narzędzia, języki i paradygmaty programowania różnych poziomów, a także posługiwać się pakietami oprogramowania wspierającymi naukowo-badawcze i biznesowe procesy decyzyjne oraz pracę zespołową	] potrafi wytwarzać, lub oceniać oprogramowanie, wykorzystując nowoczesne narzędzia, języki i paradygmaty programowania różnych poziomów, a także posługiwać się pakietami oprogramowania wspierającymi naukowo-badawcze i biznesowe procesy decyzyjne oraz pracę zespołową	[SU1] Ocena realizacji zadania [SU2] Ocena umiejętności analizy informacji
	[K6_W02] zna i rozumie w zaawansowanym stopniu wybrane prawa i zjawiska fizyczne oraz metody i teorie wyjaśniające złożone zależności między nimi, stanowiące podstawową wiedzę ogólną z dziedziny nauk technicznych, związaną z kierunkiem studiów	zna i rozumie w zaawansowanym stopniu budowę i zasady działania komponentów i systemów związanych z kierunkiem studiów, w tym teorie, metody i złożone zależności między nimi oraz wybrane zagadnienia szczegółowe – właściwe dla programu kształcenia	[SW1] Ocena wiedzy faktograficznej
	[K6_W06] zna i rozumie podstawowe procesy zachodzące w cyklu życia urządzeń, obiektów i systemów specyficznych dla danego kierunku studiów	zna i rozumie w zaawansowanym stopniu budowę i zasady działania komponentów i systemów związanych z kierunkiem studiów, w tym teorie, metody i złożone zależności między nimi oraz wybrane zagadnienia szczegółowe – właściwe dla programu kształcenia	[SW3] Ocena wiedzy zawartej w opracowaniu tekstowym i projektowym
[K6_U03] potrafi zaprojektować, zgodnie z zadaną specyfikacją, oraz wykonać typowe dla kierunku studiów proste urządzenie, obiekt, system lub zrealizować proces, używając odpowiednio dobranych metod, technik, narzędzi i materiałów, korzystając ze standardów i norm inżynierskich, stosując właściwe dla kierunków studiów technologie i wykorzystując doświadczenie zdobyte w środowisku zajmującym się zawodowo działalnością inżynierską	potrafi zaprojektować, zgodnie z zadaną specyfikacją, oraz wykonać typowe dla kierunku studiów proste urządzenie, obiekt, system lub zrealizować proces, używając odpowiednio dobranych metod, technik, narzędzi i materiałów, korzystając ze standardów i norm inżynierskich, stosując właściwe dla kierunków studiów technologie i wykorzystując doświadczenie zdobyte w środowisku zajmującym się zawodowo działalnością inżynierską	[SU1] Ocena realizacji zadania	
Treści przedmiotu	Cel wykładów : Nabycie umiejętności posługiwania się algebrą Boolea . 2. Aparat matematyczny stosowany do opisu układów kombinacyjnych i sekwencyjnych tablice funkcji, funkcje logiczne, automaty, graf tablice przejść/wyjść przykłady,Wprowadzenie do systemu binarnego, arytmetyka binarna 3. Kody przedstawiania liczb BIN, HEX, BCD, U1, U2, liczby zmiennie pozycyjne, arytmetyka na liczbach ze znakiem 4. Funkcje logiczne w postaci kanonicznej, parakanonicznej , NPS i NPI, przykłady i analogie do innych algebr oraz przykłady zastosowań algebry Boolea 5. Minimalizacja funkcji logicznych, metoda tablic Karnaugh oraz algorytmu McCluskeya 6. Funktory logiczne, synteza układów kombinacyjnych		
Wymagania wstępne i dodatkowe	Nie ma wymagań		
Sposoby i kryteria oceniania osiąganych efektów uczenia się	Sposób oceniania (składowe)	Próg zaliczeniowy	Składowa oceny końcowej
	aktywność/obecność	50.0%	20.0%
	Kołokwia w czasie semestru	50.0%	80.0%
Zalecana lista lektur	Podstawowa lista lektur	M. Barski, W. Jędruch , Układy Cyfrowe W. Majewski, Układy logiczne Zieliński C.: Podstawy projektowania układów cyfrowych, Wydawnictwo Naukowe PWN, Warszawa 2003	
	Uzupełniająca lista lektur	Kalisz J.: Podstawy elektroniki cyfrowej, WKiŁ, Warszawa 1998	
	Adresy eZasobów	Adresy na platformie eNauczanie:	

<p>Przykładowe zagadnienia/ przykładowe pytania/ realizowane zadania</p>	<p>Wykonać działanie <math>(10101)_2 \times (101)_2</math> wynik podać w systemie dziesiętnym,</p> <p>Funkcję <math>f(d,c,b,a) = \Pi(0,3,5,8,12,14,(2,11,13))</math> zrealizować z wykorzystaniem multiplexera 4/1 oraz bramek NAND .</p> <p>Podać tabelę działania przerzutnika JK oraz przerzutnika D</p> <p>Daną w postaci tabeli sieć logiczną zbudować z bramek NAND</p> <p>Zaprojektować układ synchroniczny sprawdzający czy w ciągu cyfr binarnych podawanych kolejno na wejście szeregowe układu liczba jedynek jest liczbą parzystą różną od zera, co powinno być sygnalizowane poprzez ustawienie na wyjściu <math>W=1</math> na okres dokładnie jednego taktu zegara.</p>
<p>Praktyki zawodowe w ramach przedmiotu</p>	<p>Nie dotyczy</p>