



Karta przedmiotu

Nazwa i kod przedmiotu	Projektowanie pakietów elektronicznych, PG_00048102						
Kierunek studiów	Elektronika i telekomunikacja						
Data rozpoczęcia studiów	październik 2024 r.	Rok akademicki realizacji przedmiotu			2027/2028		
Poziom kształcenia	I stopnia - inżynierskie	Grupa zajęć			Grupa zajęć fakultatywnych Grupa zajęć powiązanych z prowadzonymi badaniami naukowymi w dziedzinie nauki związanej z kierunkiem - profil ogólnoakademicki		
Forma studiów	stacjonarne	Sposób realizacji			na uczelni		
Rok studiów	4	Język wykładowy			polski		
Semestr studiów	7	Liczba punktów ECTS			2.0		
Profil kształcenia	ogólnoakademicki	Forma zaliczenia			zaliczenie		
Jednostka prowadząca	Wydział Elektroniki, Telekomunikacji i Informatyki -> Katedra Metrologii i Optoelektroniki						
Imię i nazwisko wykładowcy (wykładowców)	Od odpowiedzialny za przedmiot	dr hab. inż. Grzegorz Lentka					
	Prowadzący zajęcia z przedmiotu	dr hab. inż. Grzegorz Lentka					
Formy zajęć i metody nauczania	Forma zajęć	Wykład	Ćwiczenia	Laboratorium	Projekt	Seminarium	RAZEM
	Liczba godzin zajęć	15.0	0.0	15.0	0.0	0.0	30
	W tym liczba godzin zajęć na odległość: 0.0						
Aktywność studenta i liczba godzin pracy	Aktywność studenta	Udział w zajęciach dydaktycznych, objętych planem studiów	Udział w konsultacjach		Praca własna studenta		RAZEM
	Liczba godzin pracy studenta	30	2.0		18.0		50
Cel przedmiotu	Zapoznanie studentów z zasadami projektowania urządzeń elektronicznych w standardzie pakietowym.						
Efekty uczenia się przedmiotu	Efekt kierunkowy		Efekt z przedmiotu			Sposób weryfikacji i oceny efektu	
	[K6_U09] potrafi dokonać krytycznej analizy sposobu funkcjonowania istniejących rozwiązań technicznych związanych z kierunkiem studiów i ocenić te rozwiązania, a także wykorzystać zdobyte w środowisku zajmującym się zawodowo działalnością inżynierską doświadczenie związane z utrzymaniem urządzeń, obiektów i systemów technicznych typowych dla kierunku studiów		Student potrafi przygotować projekt i dokumentację urządzenia w systemie pakietowym.			[SU4] Ocena umiejętności korzystania z metod i narzędzi [SU3] Ocena umiejętności wykorzystania wiedzy uzyskanej w ramach przedmiotu [SU1] Ocena realizacji zadania	
	[K6_W32] zna parametry, funkcje oraz metody analizy, projektowania i optymalizacji analogowych oraz cyfrowych układów i systemów elektronicznych		Student zna i potrafi stosować programy CAD w przygotowaniu projektu i dokumentacji urządzenia w systemie pakietowym.			[SW1] Ocena wiedzy faktograficznej	

Treści przedmiotu	<p>Wprowadzenie. Zasady zaliczania. Literatura. Definicja pojęcia pakietu elektronicznego. Specyfika projektowania systemów elektronicznych zbudowanych z pakietów. Etapy projektowania. Narzędzia projektowania i dokumentacji rozwiązań mechanicznych pakietów elektronicznych: AutoCAD, A9Cad. Przegląd zaawansowanych narzędzi projektowania pakietów elektronicznych (schemat ideowy, symulacja układów, layout). Specyfika projektowania pakietów z zastosowaniem wielowarstwowych obwodów drukowanych i technologii SMT. Zasady przygotowania dokumentacji mechanicznej, elektrycznej i wykonawczej.</p> <p>Dokumentacja płyt z połączeniami drukowanych pakietów. Standardy konstrukcji mechanicznych i elektrycznych pakietów: calowy i metryczny. Przykłady konstrukcji typoszeregu 19" (IEC60297). Pakiety standardu Eurokarta. Rozwiązania konstrukcyjne na poziomie komponentu - płytka i złącze, kasetka, szuflada, stojak. Wyposażenie dodatkowe pakietów. Uziemienia, ekranowanie, systemy odprowadzenia ciepła.</p> <p>Obudowy - materiały, kody IP (IEC60259, NEMA250), klasy ognioodporności. Przykłady konstrukcji mechanicznych pakietów według rozwiązań firmy Schroff. Przykłady zastosowań magistral wewnętrznych w urządzeniach opartych na konstrukcji pakietowej (CAMAC, VMEbus, MultibusII, VXibus i in.).</p> <p>Przegląd rozwiązań układowych sprzęgów z magistralami zewnętrznymi (układ UART 16550, układy serii PCF i inne). Zasilanie pakietów - sieciowe, rezerwowe i bateryjne. Stabilizacja i filtracja napięć zasilających. Układy nadzoru zasilania. Przykłady rozwiązań urządzeń o konstrukcji pakietowej-system zbierania danych pomiarowych, układ kontroli i sterowania. Kolokwium zaliczające.</p>											
Wymagania wstępne i dodatkowe												
Sposoby i kryteria oceniania osiągniętych efektów uczenia się	<table border="1"> <thead> <tr> <th data-bbox="453 822 794 853">Sposób oceniania (składowe)</th> <th data-bbox="799 822 1141 853">Próg zaliczeniowy</th> <th data-bbox="1145 822 1482 853">Składowa oceny końcowej</th> </tr> </thead> <tbody> <tr> <td data-bbox="453 860 794 891">Kolokwium</td> <td data-bbox="799 860 1141 891">50.0%</td> <td data-bbox="1145 860 1482 891">50.0%</td> </tr> <tr> <td data-bbox="453 891 794 920">Laboratorium</td> <td data-bbox="799 891 1141 920">50.0%</td> <td data-bbox="1145 891 1482 920">50.0%</td> </tr> </tbody> </table>			Sposób oceniania (składowe)	Próg zaliczeniowy	Składowa oceny końcowej	Kolokwium	50.0%	50.0%	Laboratorium	50.0%	50.0%
Sposób oceniania (składowe)	Próg zaliczeniowy	Składowa oceny końcowej										
Kolokwium	50.0%	50.0%										
Laboratorium	50.0%	50.0%										
Zalecana lista lektur	<table border="1"> <tbody> <tr> <td data-bbox="453 934 794 1503">Podstawowa lista lektur</td> <td colspan="2" data-bbox="799 934 1482 1503"> <p>Materiały firmowe Schroff (<a href="http://www.schroff.pl/internet/html_pl/index.html">http://www.schroff.pl/internet/html_pl/index.html</a>):</p> <p>Standards Summary, Electronics Packaging (Main Catalog), System Solutions.</p> <p>Maciej Sydor. Wprowadzenie do CAD. Podstawy komputerowo wspomaganego projektowania. Wydawnictwo Naukowe PWN. Warszawa 2009.</p> <p>Jan Burcan. Podstawy rysunku technicznego. WNT Warszawa 2006.</p> </td> </tr> <tr> <td data-bbox="453 1509 794 2047">Uzupełniająca lista lektur</td> <td colspan="2" data-bbox="799 1509 1482 2047"> <p>Sebastian Wilczewski. MS Project 2010 i MS Project Server 2010. Efektywne zarządzanie projektem i portfelem projektów. Helion. Gliwice 2011.</p> <p>Tadeusz Sidor. Komputerowa analiza elektronicznych układów pomiarowych. AGH Uczelniane Wydawnictwa Naukowo-Dydaktyczne. Kraków 2006.</p> <p>Waldemar Oleksiuk, Krzysztof Paprocki. Konstrukcja mechanicznych zespołów sprzętu elektronicznego. WKiŁ. Warszawa 1997.</p> <p>Ryszard Kisiel. Podstawy technologii montażu dla elektroników. BTC Legionowo 2012.</p> </td> </tr> <tr> <td data-bbox="453 2054 794 2078">Adresy eZasobów</td> <td colspan="2" data-bbox="799 2054 1482 2078">Adresy na platformie eNauczanie:</td> </tr> </tbody> </table>			Podstawowa lista lektur	<p>Materiały firmowe Schroff (<a href="http://www.schroff.pl/internet/html_pl/index.html">http://www.schroff.pl/internet/html_pl/index.html</a>):</p> <p>Standards Summary, Electronics Packaging (Main Catalog), System Solutions.</p> <p>Maciej Sydor. Wprowadzenie do CAD. Podstawy komputerowo wspomaganego projektowania. Wydawnictwo Naukowe PWN. Warszawa 2009.</p> <p>Jan Burcan. Podstawy rysunku technicznego. WNT Warszawa 2006.</p>		Uzupełniająca lista lektur	<p>Sebastian Wilczewski. MS Project 2010 i MS Project Server 2010. Efektywne zarządzanie projektem i portfelem projektów. Helion. Gliwice 2011.</p> <p>Tadeusz Sidor. Komputerowa analiza elektronicznych układów pomiarowych. AGH Uczelniane Wydawnictwa Naukowo-Dydaktyczne. Kraków 2006.</p> <p>Waldemar Oleksiuk, Krzysztof Paprocki. Konstrukcja mechanicznych zespołów sprzętu elektronicznego. WKiŁ. Warszawa 1997.</p> <p>Ryszard Kisiel. Podstawy technologii montażu dla elektroników. BTC Legionowo 2012.</p>		Adresy eZasobów	Adresy na platformie eNauczanie:	
Podstawowa lista lektur	<p>Materiały firmowe Schroff (<a href="http://www.schroff.pl/internet/html_pl/index.html">http://www.schroff.pl/internet/html_pl/index.html</a>):</p> <p>Standards Summary, Electronics Packaging (Main Catalog), System Solutions.</p> <p>Maciej Sydor. Wprowadzenie do CAD. Podstawy komputerowo wspomaganego projektowania. Wydawnictwo Naukowe PWN. Warszawa 2009.</p> <p>Jan Burcan. Podstawy rysunku technicznego. WNT Warszawa 2006.</p>											
Uzupełniająca lista lektur	<p>Sebastian Wilczewski. MS Project 2010 i MS Project Server 2010. Efektywne zarządzanie projektem i portfelem projektów. Helion. Gliwice 2011.</p> <p>Tadeusz Sidor. Komputerowa analiza elektronicznych układów pomiarowych. AGH Uczelniane Wydawnictwa Naukowo-Dydaktyczne. Kraków 2006.</p> <p>Waldemar Oleksiuk, Krzysztof Paprocki. Konstrukcja mechanicznych zespołów sprzętu elektronicznego. WKiŁ. Warszawa 1997.</p> <p>Ryszard Kisiel. Podstawy technologii montażu dla elektroników. BTC Legionowo 2012.</p>											
Adresy eZasobów	Adresy na platformie eNauczanie:											

Przykładowe zagadnienia/ przykładowe pytania/ realizowane zadania	
Praktyki zawodowe w ramach przedmiotu	Nie dotyczy

Dokument wygenerowany elektronicznie. Nie wymaga pieczęci ani podpisu.