



Karta przedmiotu

Nazwa i kod przedmiotu	Układy logiczne - laboratorium, PG_00048808						
Kierunek studiów	Elektronika i telekomunikacja						
Data rozpoczęcia studiów	październik 2025 r.		Rok akademicki realizacji przedmiotu		2025/2026		
Poziom kształcenia	I stopnia - inżynierskie		Grupa zajęć		Grupa zajęć obowiązkowych z zakresu kierunku studiów Grupa zajęć powiązanych z prowadzonymi badaniami naukowymi w dziedzinie nauki związanej z kierunkiem - profil ogólnoakademicki		
Forma studiów	stacjonarne		Sposób realizacji		na uczelni		
Rok studiów	1		Język wykładowy		polski		
Semestr studiów	2		Liczba punktów ECTS		2.0		
Profil kształcenia	ogólnoakademicki		Forma zaliczenia		zaliczenie		
Jednostka prowadząca	Wydziały Politechniki Gdańskiej -> Wydział Elektroniki, Telekomunikacji i Informatyki -> Katedra Systemów Automatyki						
Imię i nazwisko wykładowcy (wykładowców)	Odpowiedzialny za przedmiot		dr inż. Marcin Pazio				
	Prowadzący zajęcia z przedmiotu		dr inż. Marcin Pazio				
Formy zajęć i metody nauczania	Forma zajęć	Wykład	Ćwiczenia	Laboratorium	Projekt	Seminarium	RAZEM
	Liczba godzin zajęć	0.0	0.0	30.0	0.0	0.0	30
	W tym liczba godzin zajęć na odległość: 0.0						
Aktywność studenta i liczba godzin pracy	Aktywność studenta	Udział w zajęciach dydaktycznych, objętych planem studiów		Udział w konsultacjach		Praca własna studenta	RAZEM
	Liczba godzin pracy studenta	30		2.0		18.0	50
Cel przedmiotu	Na zajęciach z Układów Logicznych studenci zdobędą wiedzę z zakresu: - Aparat matematyczny stosowany do opisu układów kombinacyjnych i sekwencyjnych - Wprowadzenie do systemu binarnego, arytmetyka binarna, Algebra Boolea - Funkcje logiczne - Pojęcia podstawowe, układy kombinacyjne, układy sekwencyjne - Synteza układów kombinacyjnych i sekwencyjnych synchronicznych , - Synteza układów sekwencyjnych asynchronicznych - Układy pamięciowe						

Efekty uczenia się przedmiotu	Efekt kierunkowy	Efekt z przedmiotu	Sposób weryfikacji i oceny efektu
	[K6_U09] potrafi dokonać krytycznej analizy sposobu funkcjonowania istniejących rozwiązań technicznych związanych z kierunkiem studiów i ocenić te rozwiązania, a także wykorzystać zdobyte w środowisku zajmującym się zawodowo działalnością inżynierską doświadczenie związane z utrzymaniem urządzeń, obiektów i systemów technicznych typowych dla kierunku studiów	Student po zajęciach laboratoryjnych potrafi dokonać analizy układu cyfrowego oraz zaproponować i przeprowadzić testy oceniające poprawność funkcjonowania układu cyfrowego.	[SU2] Ocena umiejętności analizy informacji
	[K6_U08] potrafi przy identyfikacji i formułowaniu specyfikacji zadań inżynierskich związanych z kierunkiem studiów oraz ich rozwiązywaniu: – wykorzystywać metody analityczne, symulacyjne i eksperymentalne, – dostrzegać ich aspekty systemowe i pozatechniczne, – dokonać wstępnej oceny ekonomicznej proponowanych rozwiązań i podejmowanych działań inżynierskich	Student po zajęciach laboratoryjnych potrafi zaprojektować, zgodnie z zadaną specyfikacją, oraz wykonać typowe dla układów cyfrowych proste urządzenie, obiekt, system lub zrealizować proces, używając odpowiednio dobranych metod, technik, narzędzi i materiałów, korzystając ze standardów i norm inżynierskich, stosując właściwe dla kierunków studiów technologie oraz wykorzystując doświadczenie zdobyte w środowisku zajmującym się zawodowo działalnością inżynierską	[SU3] Ocena umiejętności wykorzystania wiedzy uzyskanej w ramach przedmiotu
	[K6_U04] potrafi wykorzystywać posiadaną wiedzę z zakresu metod i technik programowania oraz dobrać i zastosować właściwe metody i narzędzia programistyczne w tworzeniu oprogramowania komputerów albo programowania urządzeń lub sterowników wykorzystujących mikroprocesory albo elementy lub układy programowalne, charakterystycznych dla danego kierunku studiów	Student po zajęciach laboratoryjnych zna zasadę działania układów programowalnych i potrafi w oparciu o opis tych układów programować te układy zgodnie z zadanym celem realizowanym przez układ.	[SU1] Ocena realizacji zadania
	[K6_U07] potrafi wykorzystać metody wspomagania procesów i funkcji, specyficzne dla kierunków studiów	Student po zajęciach laboratoryjnych potrafi zaprojektować proste urządzenie realizujące zadane funkcje używając odpowiednio dobranych metod, technik, narzędzi i materiałów.	[SU1] Ocena realizacji zadania
Treści przedmiotu	1. Badanie parametrów i charakterystyk bramek i układów 2. Projektowanie i uruchamianie układów iteracyjnych 3. Projektowanie i uruchamianie układów czasowych 4. Projektowanie układów sekwencyjnych synchronicznych 5. Montaż i uruchamianie układów sekwencyjnych synchronicznych 6. Projektowanie układów z licznikami scalonymi 7. Montaż i uruchamianie układów z licznikami scalonymi 8. Projektowanie i montaż układów z rejestrami scalonymi 9. Projektowanie układów sekwencyjnych asynchronicznych 10. Montaż i uruchamianie układów sekwencyjnych asynchronicznych 11. Układy mikroprogramowane projektowanie programu sterującego szyną danych 12. Uruchomienie programu sterującego transferem informacji poprzez szynę danych 13. Projekt układu cyfrowego zadanego przez prowadzącego różne rodzaje układów cyfrowych. 14. Budowa-połączenie układu cyfrowego zadanego przez prowadzącego różne rodzaje układów cyfrowych. 15. Uruchomienie układu cyfrowego zadanego przez prowadzącego różne rodzaje układów cyfrowych.		
Wymagania wstępne i dodatkowe	Nie ma wymagań		
Sposoby i kryteria oceniania osiąganych efektów uczenia się	Sposób oceniania (składowe)	Próg zaliczeniowy	Składowa oceny końcowej
	Egzamin pisemny	50.0%	40.0%
	aktywność/obecność	50.0%	10.0%
	Kolokwia w czasie semestru	50.0%	50.0%
Zalecana lista lektur	Podstawowa lista lektur	M. Barski, W. Jędruch , Układy Cyfrowe W. Majewski, Układy logiczne Zieliński C.: Podstawy projektowania układów cyfrowych, Wydawnictwo Naukowe PWN, Warszawa 2003	
	Uzupełniająca lista lektur	brak	
	Adresy eZasobów	Adresy na platformie eNauczanie:	
Przykładowe zagadnienia/ przykładowe pytania/ realizowane zadania			

Dokument wygenerowany elektronicznie. Nie wymaga pieczęci ani podpisu.